Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»
Кафедра конструирования и технологии радиоэлектронных средств

Паспорт контрольной работы

по дисциплине «Вычислительная техника и информационные технологии», 7 семестр

1. Методика оценки

Контрольная работа проводится по теме транзисторы и логические схемы, включает по 5 вопросов в варианте. Выполняется письменно. Ответ на вопрос должен содержать максимально подробное описание процесса, либо решение задачи с пошагово прописанным решением с указанием нужных констант при расчетах по данным в курсе предмета формулам. Время выполнения 45 минут

2. Критерии оценки

Каждое задание контрольной работы оценивается в соответствии с приведенными ниже критериями.
Контрольная работа считается **невыполненной,** если студент справился с менее чем 2-мя вопросами. Оценка составляет **0-4** баллов.
Работа выполнена на **пороговом** уровне, если студент правильно ответил на 3 вопроса. Оценка составляет **5-6** баллов.
Работа выполнена на **базовом** уровне, если студент правильно ответил на 4 вопроса. Оценка составляет **7-8** баллов.
Работа считается выполненной **на продвинутом** уровне, если студент правильно ответил на все 5 вопросов. Оценка составляет **9-10** баллов.

3. Шкала оценки

В общей оценке по дисциплине баллы за контрольную работу учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.
Минимально за контрольную работу можно получить 5 баллов, максимально 10, эти баллы будут учтены с коэффициентом 1 в балльно-рейтинговой системе, т.е. 1:1.

4. Пример варианта контрольной работы

1. В двухбайтовой разрядной сетке записано целое число со знаком (прямой код),

1 байт								2 байт							
1	1	1	0	0	0	0	0	0	0	0	0	0	0	0	1

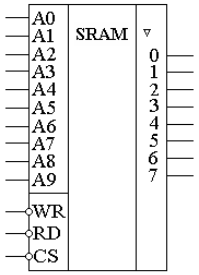
которое в десятичном представлении равно …

2. В двоичном формате для целых чисел в двух байтах можно записать максимальное положительное десятичное число равное ...

3. Для контроля за переполнением разрядной сетки:
☐ следят за переносом в знаковый разряд
☐ следят за переносом из знакового разряда
☐ следят за переносами в знаковый разряд и из него
☐ следят за межтетрадным (межбайтовым) переносом
☐ используют модифицированные коды

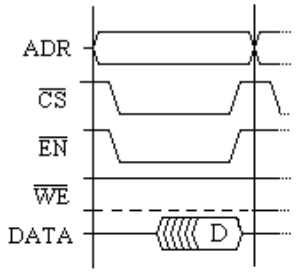
4. ПЗУ предназначено для:
☐ приема информации
☐ хранения информации
☐ выдачи информации
☐ оперативного уничтожения информации

5. На рисунке приведено графическое обозначение интегрального модуля памяти:



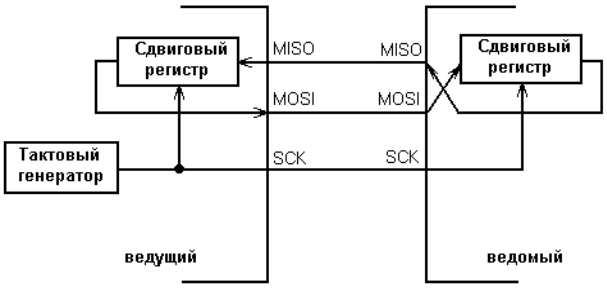
☐ статического ОЗУ
☐ динамического ОЗУ
☐ синхронного динамического ОЗУ
☐ репрограммируемого ПЗУ с электрическим стиранием

6. На рисунке представлена диаграмма цикла:

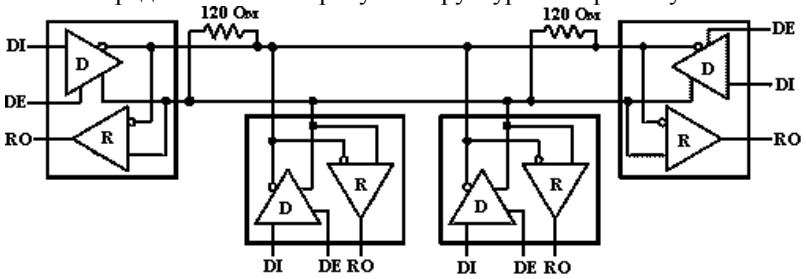


☐ чтения слова из асинхронной статической памяти
☐ записи слова в синхронную статическую память
☐ чтения слова из постоянной репрограммируемой памяти
☐ запись слова в постоянную репрограммируемую память

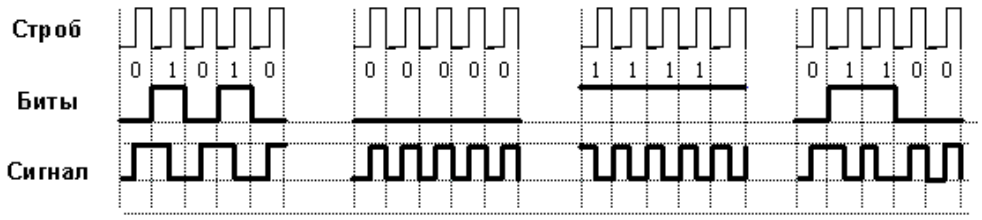
7. Приведенные на рисунке устройства взаимодействуют с помощью последовательного … интерфейса.



8. Представленная на рисунке структура сети реализуется на базе интерфейса:

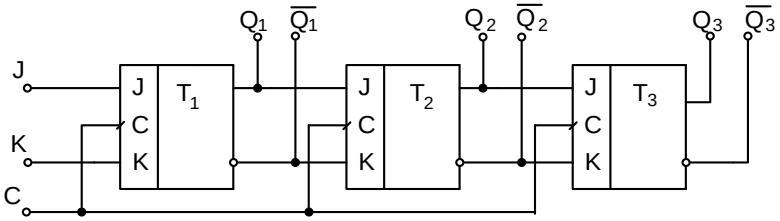


9. Рисунок иллюстрирует принцип формирования линейного сигнали кодером типа



☐ RZ
☐ NRZ
☐ Манчестер II
☐ MLT-3

10.



Схема, приведенная на рисунке называется:

☐ парафазный регистр хранения
☐ однофазный регистр сдвига
☐ суммирующий счётчик
☐ парафазный регистр сдвига
☐ вычитающий счетчик

Составитель _____ Кривецкий А.В.
(подпись)

«____»_____20 г.